

## CodeSqueezer 改変履歴

- 2011/08/08 V1.11 : Verilog コード中への定数記述の不具合を修正
- 2011/08/06 V1.10 : 2 の冪の負の定数乗算での不具合を修正
- 2011/08/01 V1.09 : 定数乗除算の一部不具合を修正
- 2011/07/31 V1.08 : 定数の誤差の扱いを適正化した
- 2011/07/30 V1.07 : 符号有無混合の除算および定数取り扱い時の不具合箇所を修正
- 2011/07/26 V1.06 : 誤差有無混合の加減算で生じる不具合箇所を修正
- 2011/07/15 V1.05 : 異常フラグの自由度を増したほか、コード全般を簡素化した
- 2011/06/30 V1.04a : V1.04Eval のエクスパイア期限を 2011/07/31 まで延長
- 2011/05/17 V1.04 Biz/Eval : 非参照入力の削除不十分箇所を修正 (実行には問題ない)
- 2011/05/08 V1.03 Biz/Eval : 製品版コードを追加、GUI を一部手直し
- 2011/05/06 V1.02 Eval : to\_fix のバグを修正
- 2011/05/04 V1.01 Eval : progressBar の表示が停止する問題に対処
- 2011/05/04 V1.00 Eval : Demo3.00 のバグ修正版を評価版として公開

## CodeSqueezer Demo 改変履歴

- 2011/04/04 V3.00 : 定数の扱いと乗除算の一部仕様を変更
- 2011/04/02 V2.00 : エクスパイア期間を 2011/05/08 まで延長
- 2011/02/28 V2.00 : エクスパイア期間を 2011/03/31 まで延長
- 2011/01/25 V2.00 : 一部 PC でインストールに失敗したためインストーラを再作成
- 2011/01/23 V2.00 : 乗除算機能、論理演算、異常フラグ処理などを追加  
コードの検証は未了だが、機能はほぼ製品版と同等
- 2010/11/04 V1.01 : チェッカの速度改善およびプログレスバー表示のスムーズ化
- 2010/11/03 新規作成